

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-083147

(43)Date of publication of application : 28.03.1997

(51)Int.Cl.

H05K 3/46

H01G 4/12

H01G 4/12

(21)Application number : 07-256770

(71)Applicant : NGK SPARK PLUG CO LTD

(22)Date of filing : 08.09.1995

(72)Inventor : SUGIMOTO NORIYASU

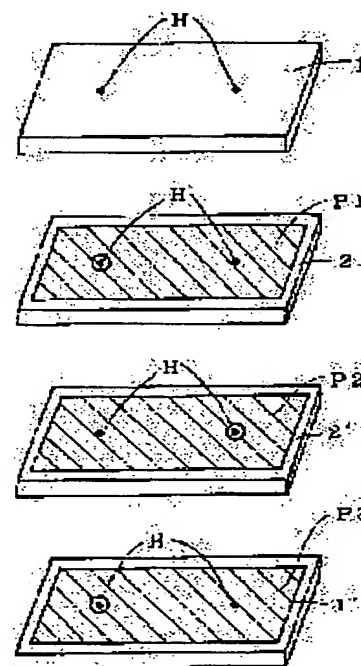
MIURA KAZUNORI

(54) CAPACITOR-CONTAINING GLASS CERAMIC SUBSTRATE

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a capacitor-containing glass ceramic substrate including a dielectric layer having large capacitance whose characteristic is largely dependent on temperature by constructing the dielectric layer with one yielded by baking CaTiO_3 -glass.

SOLUTION: A through-hole H is formed at predetermined position of an insulation sheet 1, 1' and a dielectric sheet 2, 2', in which Ag paste is filled. Predetermined shape electrode patterns P1, P2, and P3 are formed on these sheets with screen printing, and the two layers dielectric sheets 2, 2' are laminated so as to be held between the upper and lower insulating sheets 1, 1'. A resulting laminate is calcined in the atmosphere to form a capacitor-containing substrate. There is used as the dielectric layer of the substrate one where glass is added to CaTiO_3 and calcined. Hereby, there is ensured a capacitor-containing glass ceramic substrate containing a capacitor having large temperature dependent characteristics with large or small capacitance.



LEGAL STATUS

[Date of request for examination]

30.08.2002

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平9-83147

(43)公開日 平成9年(1997)3月28日

(51)Int.Cl. ⁶	識別記号	庁内整理番号	F I	技術表示箇所
H 0 5 K 3/46			H 0 5 K 3/46	Q H T
H 0 1 G 4/12	3 5 5 3 5 8		H 0 1 G 4/12	3 5 5 3 5 8
審査請求 未請求 請求項の数4 F D (全 6 頁)				

(21)出願番号 特願平7-256770

(22)出願日 平成7年(1995)9月8日

(71)出願人 000004547

日本特殊陶業株式会社

愛知県名古屋市瑞穂区高辻町14番18号

(72)発明者 杉本 典康

愛知県名古屋市瑞穂区高辻町14番18号 日
本特殊陶業株式会社内

(72)発明者 三浦 一則

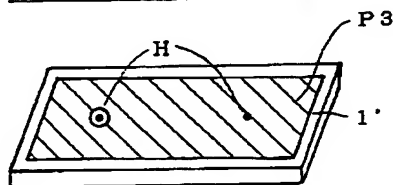
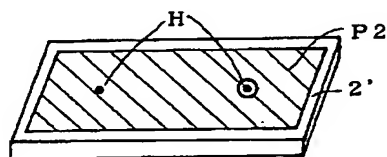
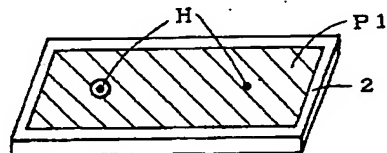
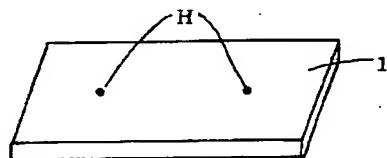
愛知県名古屋市瑞穂区高辻町14番18号 日
本特殊陶業株式会社内

(54)【発明の名称】 コンデンサ内蔵ガラスセラミック基板

(57)【要約】

【課題】同時焼成により形成され、静電容量が大きく、静電容量の温度特性の小さい誘電体層を備えたコンデンサ内蔵ガラスセラミック基板を提供すること。

【解決手段】低温焼成ガラスセラミックからなる絶縁体層と、コンデンサを構成する誘電体層および電極層とを備え、これらを同時焼成により形成したコンデンサ内蔵ガラスセラミック基板において、誘電体層としてCaTiO₃-ガラスを焼成したものを用いる。



【特許請求の範囲】

【請求項1】低温焼成ガラスセラミックからなる絶縁体層と、コンデンサを構成する誘電体層および電極層とを備え、これらを同時焼成により形成したコンデンサ内蔵ガラスセラミック基板において、該誘電体層が CaTiO_3 -ガラスを焼成したものであることを特徴とするコンデンサ内蔵ガラスセラミック基板。

【請求項2】前記誘電体層にもちいる前記ガラスは、 $\text{Na}_2\text{O}-\text{B}_2\text{O}_3-\text{SiO}_2-\text{ZnO}-\text{BaO}-\text{Al}_2\text{O}_3$ 系ガラスであることを特徴とする請求項1に記載のコンデンサ内蔵ガラスセラミック基板。

【請求項3】前記誘電体層は、 CaTiO_3 を38～48重量%含有するガラスを焼成したものであることを特徴とする請求項2に記載のコンデンサ内蔵ガラスセラミック基板。

【請求項4】前記誘電体層は、 CaTiO_3 を40～46重量%含有するガラスを焼成したものであることを特徴とする請求項2に記載のコンデンサ内蔵ガラスセラミック基板。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、低温焼成によって形成されるガラスセラミック基板に関し、特に、基板中にコンデンサを内蔵するコンデンサ内蔵ガラスセラミック基板に関する。

【0002】

【従来の技術および発明が解決しようとする課題】搭載する集積回路チップの近くでノイズを吸収し、回路動作を安定化させるため、チップに近い基板中に誘電体層と電極層からなるコンデンサを内蔵させることが行われる。一方、従来のアルミナ等を用いたセラミック基板では、同時焼成によって導体を形成するため、導体としては抵抗の高いタングステンやモリブデン等を用いざるを得なかった。そこで、高速動作や低消費電力化のために、低抵抗の銀や銅、パラジウム等の金属材料を導体として用いる低温焼成ガラスセラミック基板が注目されている。

【0003】このような低温焼成ガラスセラミック基板中にコンデンサを内蔵させるためには、誘電体層となる材質が、絶縁体材料（ガラスセラミック）と同時焼成可能である必要がある。即ち、低温焼成ガラスセラミック材料の焼成温度は、通常1000℃以下であり、誘電体層の焼成温度をこの温度に適合させる必要があるのである。更に、同時焼成の際、絶縁体材料、誘電体材料および導体（電極層）材料間での元素の拡散及び反応があり、誘電体材料を単体で焼成した場合に比較して、誘電体層の特性が低下、即ち、誘電率が低下し、誘電率の温度依存性が大きくなることが多い。したがって、静電容量ができるだけ大きく、かつ静電容量の温度特性が小さいコンデンサを内蔵させることが困難であった。本発明

はかかる現状に鑑みてなされたものであって、その課題は、同時焼成により形成され、静電容量が大きく、静電容量の温度特性の小さい誘電体層を備えたコンデンサ内蔵ガラスセラミック基板を提供することである。

【0004】

【課題を解決するための手段】しかしてその解決手段は、低温焼成ガラスセラミックからなる絶縁体層と、コンデンサを構成する誘電体層および電極層を備え、これらを同時焼成により形成したコンデンサ内蔵ガラスセラミック基板において、該誘電体層が CaTiO_3 -ガラスを焼成したものであることを特徴とするコンデンサ内蔵ガラスセラミック基板である。誘電体層としてガラスに CaTiO_3 を添加したものを焼成して用いると、誘電率を有る程度の高さに維持しつつ、温度特性を小さくすることができる。ここで、前記誘電体層にもちいる前記ガラスは、 $\text{Na}_2\text{O}-\text{B}_2\text{O}_3-\text{SiO}_2-\text{ZnO}-\text{BaO}-\text{Al}_2\text{O}_3$ 系ガラスであることが好ましい。誘電率の温度特性が小さくなるからである。さらに、前記誘電体層は、 CaTiO_3 を38～48重量%添加したガラスを焼成したものであることが好ましい。この範囲で誘電率の温度特性を、同様にノイズ吸収用として用いるチップコンデンサの温度特性の $\pm 300 \sim 400 \text{ ppm}$ と同等またはそれ以下とすることができるからである。また、前記誘電体層は、 CaTiO_3 を40～46重量%含有するガラスを焼成したものであることが好ましい。誘電率の温度特性をほぼ零にすることができるからである。

【0005】

【発明の実施の形態】アルミナーホウケイ酸鉛ガラス粉末を有機バインダーおよび溶剤とともに混練し、周知のグリーンシート製法により、絶縁体シート（0.5mm t）1、1'を作成した。一方、表1に記載したように各種の誘電体材料を40wt%と $\text{SiO}_2-\text{Al}_2\text{O}_3-\text{MgO}-\text{CaO}-\text{B}_2\text{O}_3$ 系ガラス（以下、A系ガラスともいう）を60wt%を混合し、同様に有機バインダーおよび溶剤とともに混練し、周知のグリーンシート製法により、誘電体シート（0.1mm t）2、2'を作成した。但し、PZTについては、PZT93wt%、A系ガラス7wt%とした。

【0006】図1に示すように、この絶縁体シート1、1'と誘電体シート2、2'の所定の位置にスルーホールHを形成し、Agペーストを充填した。さらにこれらシートにスクリーン印刷法により所定形状の電極パターンP1、P2、P3を形成し、2層の誘電体シート2、2'を上下の絶縁体シート1、1'で挟むようにして積層し、これを大気雰囲気中にて約950℃×30分焼成して、図2に示すような構造を持つコンデンサ内蔵基板10を作製した。この基板10は、外形寸法60mm□×1.0mm tであり、全体として4層構造となっており、上下に貫通して形成されたビアホールV1、V2の

うち、ビアホールV1に接続した電極層E2と、ビアホールV2に接続した電極層E1およびE3とE2との間で、誘電体層6、6'を挟んでコンデンサを形成している。絶縁体層5、5'は誘電体層6、6'を挟んでいる。この基板10の誘電体層について、各種誘電体材料、即ち TiO_2 、 BaTiO_3 、 CaTiO_3 、 SrTiO_3 、PZT(PbTiO_3 - PbZrO_3)の5種と
(表1)

誘電体材料	A系ガラス 添加量 wt%	比誘電率 ϵ_r	誘電損失 $\tan \delta$ (%)	比誘電率の温度係数 $T\epsilon$ (ppm/°C)
TiO_2	60	14.4	0.4	2700
BaTiO_3	60	10.2	12.9	3400
CaTiO_3	60	28.7	2.8	1100
SrTiO_3	60	22.6	0.7	2000
PZT	7	612	2.3	5300

【0008】そこで、次に、誘電体材料としては CaTiO_3 に固定し、添加するガラスの組成を変更した場合について調査した。表2には、ガラスの組成系として、 SiO_2 - Al_2O_3 - MgO - CaO - B_2O_3 系ガラス(A系ガラス)、 SiO_2 - B_2O_3 - PbO - ZnO - Al_2O_3 - Na_2O 系ガラス(以下、B系ガラスともいう)、および Na_2O - B_2O_3 - SiO_2 - ZnO - BaO - Al_2O_3 系ガラス(以下、C系ガラスともいう)の
(表2)

ガラス (60wt%)	比誘電率 ϵ_r	誘電損失 $\tan \delta$ (%)	比誘電率の温度係数 $T\epsilon$ (ppm/°C)
A系ガラス	28.7	2.8	1100
B系ガラス	98.0	0.7	5000
C系ガラス	82.9	0.2	240

A系ガラス： SiO_2 - Al_2O_3 - MgO - CaO - B_2O_3

B系ガラス： SiO_2 - B_2O_3 - PbO - ZnO - Al_2O_3 - Na_2O

C系ガラス： Na_2O - B_2O_3 - SiO_2 - ZnO - BaO - Al_2O_3

【0010】さらに、 CaTiO_3 に対する Na_2O - B_2O_3 - SiO_2 - ZnO - BaO - Al_2O_3 系ガラス(C系ガラス)の量を変化した場合について表3に示すように調査を行った。また、 CaTiO_3 とC系ガラスの混合系について、温度特性 $T\epsilon$ の CaTiO_3 の添加

ガラスを用いた場合の比誘電率 ϵ_r と比誘電率の温度特性 $T\epsilon$ および誘電損失 $\tan \delta$ を表1に示す。なお、測定周波数は、1MHzである(以降も同様)。この表1から明らかのように、5種の誘電体材料を用いた場合のうち、温度特性 $T\epsilon$ の最も優れた材料は、 CaTiO_3 であった。

【0007】

3種について同様に基板を製作した場合の、比誘電率 ϵ_r およびその温度特性 $T\epsilon$ を表2に示す。表2によれば、調査したところ、 Na_2O - B_2O_3 - SiO_2 - ZnO - BaO - Al_2O_3 系ガラス(C系ガラス)を用いた場合が最も大きな比誘電率および最も小さい温度特性を有することが判る。

【0009】

量依存性を図3にグラフ化した。これによると、 CaTiO_3 が38~48wt%である場合には、概略 $T\epsilon \leq 400$ ppmとなり、低い温度特性を得られることが判る。

【0011】

(表3)

CaTiO ₃ /C系ガラス 重量比	比誘電率 ϵ_r	誘電損失 $\tan \delta$ (%)	比誘電率の温度係数 $T\epsilon$ (ppm/°C)
30/70	45.9	0.9	1300
35/65	64.1	0.6	590
38/62	73.3	0.3	410
40/60	82.9	0.2	240
42/58	121.0	0.1	53
44/56	128.0	0.1	-120
46/54	114.8	0.1	-267
48/52	130.6	0.1	-406
50/50	117.9	0.1	-790

【0012】また、図3によれば、CaTiO₃が40～30wt%に対してC系ガラスの量が60～70wt%と多い場合には、比誘電率の温度特性 $T\epsilon$ が正の値を示す。一方、CaTiO₃が46～50wt%でC系ガラス添加量が比較的少ない場合には、 $T\epsilon$ が負の値になっている。即ち、CaTiO₃の量とC系ガラスの量とを適当に組み合わせることによって、具体的には、CaTiO₃を40～46wt%、C系ガラス60～54wt%の範囲、更に詳しくは、CaTiO₃を42～44wt%の範囲で、 $T\epsilon$ をほぼ零にすることができることを示している。したがって、誘電率 ϵ が高く、静電容量が大きく、かつ比誘電率の温度特性 $T\epsilon$ の小さいコンデンサとすることができると判る。

【0013】上記の例においては、導体材料は、Agペーストを用いたが、その他Au、Cuを用いても良い。ただし、Cuペーストを用いて配線を形成する場合には、Cuが酸化しないように不活性雰囲気あるいは還元雰囲気で焼成できるように、絶縁体材料と誘電体材料を選択すべきである。また、本例では、絶縁体シートと誘電体シートを別途形成して積層する方法について記載したが、絶縁体シート上に電極層を印刷後、誘電体ペーストを塗布し、積層してコンデンサ内蔵基板としても良

い。

【0014】

【発明の効果】本発明によれば、絶縁基板としてガラスセラミックを用い、同時焼成によって形成され、大きな静電容量と、小さな静電容量の温度特性を持つ優れた特性のコンデンサを内蔵した、コンデンサ内蔵ガラスセラミック基板を得ることができる。

【図面の簡単な説明】

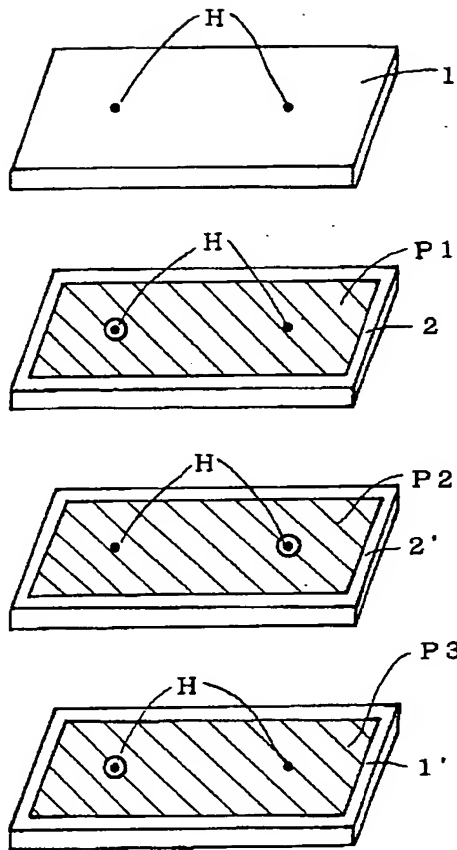
【図1】各絶縁体シートおよび誘電体シートの電極パターンを示す斜視図である。

【図2】本発明の実施態様にかかるコンデンサ内蔵ガラスセラミック基板の構造を示す断面図である。

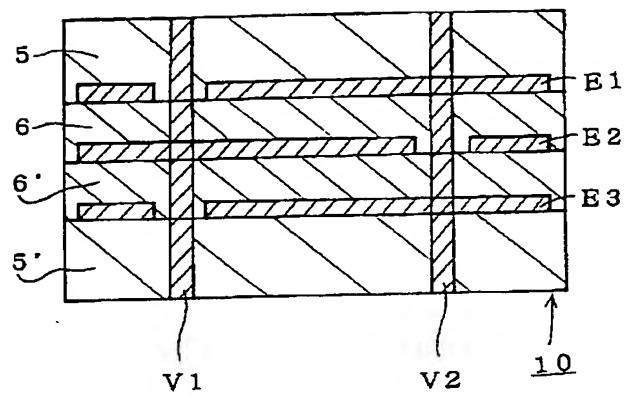
【符号の説明】

- 1、1' : 絶縁体シート
- 2、2' : 誘電体シート
- H : スルーホール
- P1、P2、P3 : 電極パターン
- 5、5' : 絶縁体層
- 6、6' : 誘電体層
- V1、V2 : ビアホール
- E1、E2、E3 : 電極層
- 10 : コンデンサ内蔵ガラスセラミック基板

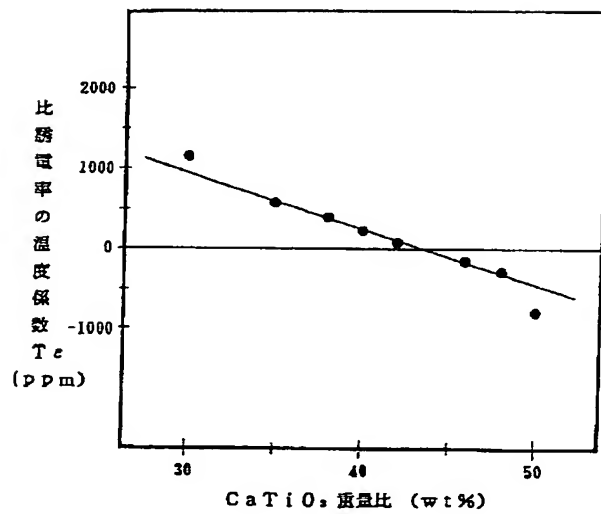
【図1】



【図2】



【図3】



【手続補正書】

【提出日】平成7年12月4日

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】図面の簡単な説明

【補正方法】変更

【補正内容】

【図面の簡単な説明】

【図1】各絶縁体シートおよび誘電体シートの電極パターンを示す斜視図である。

【図2】本発明の実施態様にかかるコンデンサ内蔵ガラスセラミック基板の構造を示す断面図である。

【図3】温度係数 $T\epsilon$ の CaTiO_3 の添加量依存性を

示すグラフである。

【符号の説明】

1、1'：絶縁体シート

2、2'：誘電体シート

H：スルーホール

P1、P2、P3：電極パターン

5、5'：絶縁体層

6、6'：誘電体層

V1、V2：ビアホール

E1、E2、E3：電極層

10：コンデンサ内蔵ガラスセラミック基板